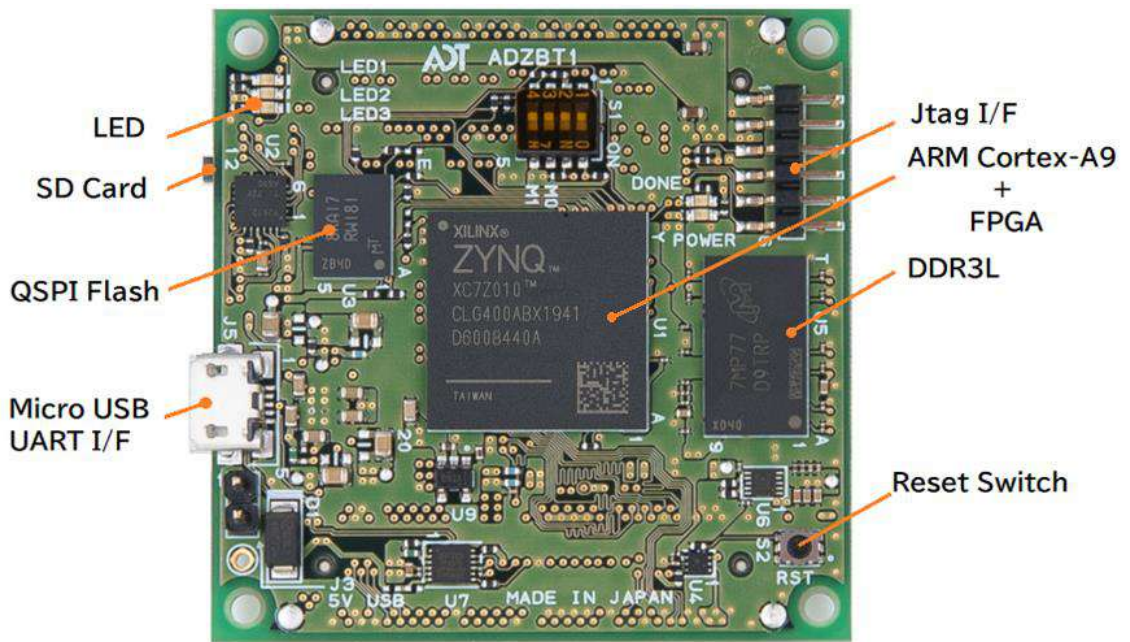


ハーフカードサイズ小型SoM Zynqボード

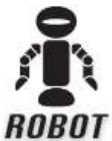
ADZBT1HP

アズビットワンHP

Xilinx Zynq = ARM Cortex-A9 Processor + FPGA Original Board



50x50mm 小型SoMとBaseBoardの組み合わせにより、AI、IoT、エッジコンピューティングのシステム構築に最適です。



アドバンス デザイン テクノロジー 株式会社

〒183-0056 東京都府中市寿町1-1-3 ミツ木寿町ビル10F

TEL 042-354-3460 FAX 042-354-3466

<http://www.adte.co.jp>

Spec

		ADZBT1HP
FPGA		XC7Z010(Zynq) Package : CLG400
Processor Core		Dual-Core ARM Coretex-A9 MPCore Up to 866MHz
Processor Extensions		NEON SIMD Engine and Single/Double Precision Floating Point Unit Per Processor
L1 Cache		32KB Instruction, 32KB Data per processor
L2 Cache		512KB
On-Chip Memory		256KB
DRAM		DDR3L 512MB
QSPI Flash		512Mb(64MB)
UART		Micro USB UART Debug I/F (USB Micro B)
SD Card		SD Card x 1
Connect I/O		133 Pin User I/O I/O は以下の用途に拡張可能。 USB2.0(OTG) , Gigabit Ether, UART, CAN 2.0B, I2C, SPI, GPIO, User I/F
Power		DC In : 5V (拡張コネクタから供給) / Micro USB : 5V
Programmable Logic	Logic Cells	28K
	Look-up Tables (LUTs)	17,600
	Flip-Flop	35,200
	Total Block RAM	2.1Mb
	DSP Slice	80
Board Size		50.0mm x 50.0mm

BaseBoard

